

成績稽核

教科書(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
開課系所	電機工程學系	無參考教科書		大學日間部工程學系
任課教師	黃登淵	專兼任別	專任	

參考教材及專業期刊導讀(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
無參考教材及專業期刊導讀				

課程簡介

上課進度

週次	教學內容	講授	示範	習作	實驗	其他
1	接,Delta,電阻,電容,電感,電壓,電流,功率,功率,學習目標為70生能20分,設計10關電路.					
2	Basic electric circuit concepts(2)	70	20	10		
3	Analysis of resistive circuits (1)	70	20	10		
4	Analysis of resistive circuits (2)	70	20	10		
5	Analysis of resistive circuits (3)	70	20	10		
6	Loop and Nodal technique for circuit analysis	70	20	10		
7	Mesh-current method	70	20	10		
8	Thevenin and Norton theorems	70	20	10		
9	期中考	20	20	10		50
10	Operational amplifier (1)	70	20	10		
11	Operational amplifier (2)	70	20	10		
12	Superposition principle	70	20	10		
13	Maximum power transfer	70	20	10		
14	Capacitor analysis	70	20	10		
15	Inductor analysis	70	20	10		
16	RC operational amplifier circuits	70	20	10		
17	Design example	70	20	10		
18	期末考	0	0	0		100

系所核心能力	權重(%) 【A】	檢核能力指標(績效指標)	教學策略	評量方法及配分 權重	核心能力 學習成績 【B】	期末學習 成績 【C=B*A 】
--------	--------------	--------------	------	---------------	---------------------	---------------------------

無此教學計畫表資訊!

