

103-2 大葉大學 完整版課綱 - 教課書

成績稽核

期中考(肯學): 30.00%

成品製作(肯做): 30.00%

作業(肯付出): 20.00%

課程參與度(肯學): 20.00%

教科書(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
VHDL與數位邏輯設計	唐佩忠	n.a.	高立圖書公司	2002

參考教材及專業期刊導讀(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
無參考教材及專業期刊導讀				

