

101-2 大葉大學 完整版課綱 - 教課書

成績稽核

期中考(肯學): 30.00%

期末考(肯學): 30.00%

課程參與度(肯學): 20.00%

作業(肯付出): 10.00%

課堂討論(肯學): 10.00%

教科書(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
半導體工程原理	李世鴻		全威圖書出版公司	0
The Science and Engineering of Microelectronic Fabrication	Stephen A. Campbell		Oxford University Press	0
Silicon VLSI Technology	J. D. Plummer, M. D. Deal, and P. B. Griffin		Prentice Hall	0
VLSI Fabrication Principles	Sorab K. Ghandhi		Wiley Interscience	0

參考教材及專業期刊導讀(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
無參考教材及專業期刊導讀				

