

成績稽核

基本資訊

教科書(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
開課系所	資訊工程學系	無參考教科書	班級	入學日間部3年3班
任課教師	林浩仁	專兼任別	兼任	

參考教材及專業期刊導讀(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
無參考教材及專業期刊導讀				

課程簡介

上課進度

週次	教學內容	分配時數(%)				
		講授	示範	習作	實驗	其他
	輸入電路之設計探討以FPGA作為雛形電路實現方案時所需的知識進行講授與習作，內容包括FPGA工作原理、架構、設計流程及軟體D最佳化設計技巧以及各種數位系統設計實例20帶領學生體驗數位電路晶片設計與製作之過程					
	Unit 1 Architecture and Design Flow(Lab 1)	20	20	30	30	
4	RTL Coding for FPGA	40	30		30	
5	RTL Coding for FPGA	40	30		30	0
6	FPGA design for synthesis	40	30		30	
7	Unit 1 FPGA Architecture and Design Flow	40	30		30	
8	Unit 2 FPGA Implementation Design/Implementation/verification tools(Lab 2)	20	20	30	30	
9	Unit 3 RTL Coding for FPGA Midterm Exam					100
10	Unit 4 FPGA design for synthesis Design/Implementation/verification tools	40	30		30	
11	Unit 5 FPGA implementation platform Design/Implementation/verification tools	40	30		30	
12	Unit 6 Case Study FPGA implementation platform(Lab 3)	20	20	30	30	
13	Case Study: PS/2 keyboard interface design(Lab 4)	20	20	40	20	
14	Case Study: VGA display controller system design	20	20	40	20	
15	Case Study: VGA display controller system design	20	20	40	20	
16	Final Project	10	10	40	40	
17	Final Project	10	10	40	40	
18	Final Project	10	10	40	40	

教學計畫表

系所核心能力	權重(%) 【A】	檢核能力指標(績效指 標)	教學策略	評量方法及配分 權重	核心能力 學習成績 【B】	期末學習 成績 【C=B*A 】
--------	--------------	------------------	------	---------------	---------------------	---------------------------

無此教學
計畫表資
訊!

