

97-2 Preliminary Syllabus, Da-Yeh Univ

Information			
Title	數位晶片設計	Serial No. / ID	0944 / IFI3097
Dept.	資訊工程學系	School System / Class	大學日間部3年3班
Lecturer	林浩仁	Full or Part-time	兼任
Required / Credit	Optinal / 3	Graduate Class	No
Time / Place	(二)56 / H705 (四)AB / H705	Language	Chinese

Introduction
本課程介紹數位晶片設計原理與技術，是資訊工程領域之重要應用課程之一。課程涵蓋數位晶片設計之組合與序向電路元件、電路設計、時序分析與有限狀態機等電路設計課題之探討，著重Verilog硬體描述語言之實現，並配合EDA設計流程相關軟體操作演練，使學生建立數位晶片設計的理論與實務整合概念。

Outline
Unit 1 HDL Coding Styles for Synthesis Unit 2 Synthesis of Combinational Logic Unit 3 Synthesis of Sequential Logic Unit 4 Design and synthesis of datapath controllers Unit 5 Postsynthesis Design Tasks Unit 6 Final Project

Prerequisite
數位邏輯導論、組合邏輯設計、數位系統設計、Verilog硬體描述語言