

97-2 Preliminary Syllabus, Da-Yeh Univ

Information			
Title	數位電子學	Serial No. / ID	0910 / IFI2019
Dept.	資訊工程學系	School System / Class	大學日間部1年2班
Lecturer	高富建	Full or Part-time	專任
Required / Credit	Required / 3	Graduate Class	No
Time / Place	(一)34 / H607 (二)2 / H607	Language	Chinese

Introduction
本課程首先介紹有關數位邏輯IC設計相關理論，如基本邏輯閘、多工器、編碼器等組合邏輯電路的IC設計，課程透過Direct VHDL軟體進行相關組合邏輯電路的IC設計及模擬測試。課程目標是培養學生具有數位邏輯的IC設計能力。

Outline
1.數位電子學簡介 2.硬體描述語言介紹 3.基本邏輯閘介紹及設計 4.多工器IC設計 5.編碼器IC設計 6.解碼器IC設計 7.解多工器IC設計 8.緩衝器IC設計 9.組合式數位IC設計

Prerequisite
無