

103-2 Preliminary Syllabus, Da-Yeh Univ

Information			
Title	VLSI電腦輔助設計	Serial No. / ID	2842 / EEI3122
Dept.	電機工程學系	School System / Class	大學日間部3年1班
Lecturer	陳慶順	Full or Part-time	專任
Required / Credit	Optinal / 3	Graduate Class	No
Time / Place	(四)234 / H371	Language	Chinese

Introduction
本課程主要目的使同學瞭解CMOS VLSI概念並能熟悉使用IC設計工具，並使其具有初步IC設計能力。

Outline
UNIX 基本指令 CMOS VLSI 設計概念與 DESIGN FLOW SCHEMATIC、SYMBOL DESIGN RULE CHECK I/O CIRCUIT 及PACKAGE SPICE SIMULATION

Prerequisite
數位電路與邏輯設計、電路學、電子學、半導體製程技術