

# 103-2 Preliminary Syllabus, Da-Yeh Univ

Information			
Title	數位電路與邏輯設計	Serial No. / ID	0994 / EEI2011
Dept.	電機工程學系	School System / Class	大學日間部1年2班
Lecturer	李立民	Full or Part-time	專任
Required / Credit	Required / 3	Graduate Class	No
Time / Place	(二)2 / (四)34 /	Language	Chinese

Introduction
1. 數位I.C.介紹 2. 布林代數與數位電路 3. 卡諾圖與數位電路之設計 4. 組合邏輯電路設計 5. 次序邏輯I.C.介紹

Outline
布林代數 卡諾圖 多階電路 組合電路 邏輯裝置 暫存器

Prerequisite
邏輯代數