

99-2 大葉大學 選課版課綱

基本資訊

課程名稱	數位實驗(二)	科目序號 / 代號	2307 / IF12029
開課系所	資訊工程學系	學制 / 班級	大學日間部2年3班
任課教師	程仲勝	專兼任別	專任
必選修 / 學分數	選修 / 2	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(一)56 / H707	授課語言別	中文

課程簡介

延續數位實驗(一)之課程，進一步加強學生使用Verilog硬體描述語言設計與模擬基礎數位系統，並利用MAX+plus II軟體將電路燒錄至CPLD/FPGA實驗版中，以驗證電路之正確性。課程中亦將輔導同學參加數位邏輯設計丙級能力認證考試。

課程大綱

- Ch1: MAX+plus II軟體介紹
- Ch2: CPLD/FPGA實驗版介紹
- Ch3: 組合電路數位系統介紹
- Ch4: 組合電路數位系統設計與燒錄驗證
- Ch5: 序向電路數位系統介紹
- Ch6: 同步序向電路數位系統設計與燒錄驗證
- Ch7: 非同步序向電路數位系統設計與燒錄驗證
- Ch8: 數位邏輯設計丙級能力認證考試實例說明

基本能力或先修課程

修過數位邏輯設計及數位實驗(一)課程者為佳。