

99-2 大葉大學 選課版課綱

基本資訊

課程名稱	高等計算機架構	科目序號 / 代號	1716 / EGR5325
開課系所	電機工程學系碩士班	學制 / 班級	研究所碩士班1年1班
任課教師	陳慶順	專兼任別	專任
必選修 / 學分數	選修 / 3	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(二)89A / H371	授課語言別	中文

課程簡介

本課程教授學生有關多處理器電腦系統之高等計算機架構。

課程大綱

高等計算架構與平行處理簡介
多處理器內部聯結網路
多處理器架構之效能分析
共享記憶體架構

基本能力或先修課程

計算機架構
Verilog硬體描述語言
數位邏輯