

## 99-1 大葉大學 選課版課綱

### 基本資訊

課程名稱	軟硬體協同設計	科目序號 / 代號	3070 / IFR5133
開課系所	資訊工程學系碩士班	學制 / 班級	研究所碩士班1年1班
任課教師	王欣平	專兼任別	專任
必選修 / 學分數	選修 / 3	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(二)34N / H705	授課語言別	中文

### 課程簡介

「軟硬體協同設計」課程宗旨在使學生熟悉此一新穎系統開發的概念、工具及方法。課程內容包括System Modeling and Specification、Performance Modeling and Validation、System-Level Synthesis、Communication synthesis、和SOPC Platform 五大主軸。並搭配 NIOSII開發平台實作，以期學生能夠不僅具備理論基礎並同時具有應用實作能力。

### 課程大綱

1. Introduction to Co-Design
2. RISC Processors and Instruction Set
3. Architectures for Embedded Systems
4. System Modeling and Specification
5. Performance Modeling
6. System-Level Synthesis
7. Communication synthesis
8. SOPC Platform

### 基本能力或先修課程

硬體描述語言