

99-1 大葉大學 選課版課綱

基本資訊

課程名稱	系統晶片設計	科目序號 / 代號	1165 / EGR5358
開課系所	電機工程學系碩士班	學制 / 班級	研究所碩士班1年1班
任課教師	陳慶順	專兼任別	專任
必選修 / 學分數	選修 / 3	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(二)789 / H726	授課語言別	中文

課程簡介

本課程教授學生運用 Verilog HDL 與 FPGA 進行處理器設計系統晶片運算相關研究.

課程大綱

SOC簡介

SOC設計流程與工具

RISC處理器設計

硬體/軟體協同設計

多處理器設計

案例研究: 簡易乘法機

基本能力或先修課程

計算機架構

Verilog硬體描述語言

數位邏輯