

98-2 大葉大學 選課版課綱

基本資訊

課程名稱	計算機設計	科目序號 / 代號	0613 / EEI4177
開課系所	電機工程學系	學制 / 班級	大學日間部4年1班
任課教師	陳慶順	專兼任別	專任
必選修 / 學分數	選修 / 3	畢業班 / 非畢業班	畢業班
上課時段 / 地點	(一)89A / H731	授課語言別	中文

課程簡介

本課程教授學生運用Verilog HDL與ASM設計實現一個簡易乘法處理器相關研究.

課程大綱

ASM與Verilog HDL簡介
三階段除法機Verilog設計

基本能力或先修課程

計算機架構
Verilog硬體描述語言
數位邏輯