

## 98-2 大葉大學 完整版課綱

### 基本資訊

課程名稱	數位電路與邏輯設計	科目序號 / 代號	0568 / EEI2011
開課系所	電機工程學系	學制 / 班級	大學日間部1年1班
任課教師	洪士賢	專兼任別	專任
必選修 / 學分數	必修 / 3	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(一)12 / H303 (三)3 / H303	授課語言別	中文

### 課程簡介

- 1.數位I.C.介紹
- 2.布林代數與數位電路
- 3.卡諾圖與數位電路之設計
- 4.組合邏輯電路設計
- 5.次序邏輯I.C.介紹

### 課程大綱

布林代數  
卡諾圖  
多階電路  
組合電路  
邏輯裝置  
暫存器

### 基本能力或先修課程

邏輯代數

### 課程與系所基本素養及核心能力之關連

- 3.1.蒐集資料、模擬分析、設計實驗及解決問題之能力
- 3.2.執行工程實務所需之技術及實作之能力
- 4.2.瞭解國內外電機相關產業的發展趨勢與脈動
- 4.3.充分認知專業倫理之重要性，瞭解工程技術對環境、社會及全球的影響，善盡工程師之社會責任

## 成績稽核

### 教科書(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
無參考教科書				

### 參考教材及專業期刊導讀(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
無參考教材及專業期刊導讀				

上課進度		分配時數(%)				
週次	教學內容	講授	示範	習作	實驗	其他
1	boolean algebra and logic gates	100				
2	boolean algebra and logic gates	100				
3	boolean algebra and logic gates	100				
4	gate level minimization	100				
5	gate level minimization	100				
6	combinational logic	100				
7	combinational logic	100				
8	第一次平時考karnaugh maps	100				
9	期中考	100				
10	synchronous sequential logic	100				
11	synchronous sequential logic	100				
12	registers and counters	100				
13	registers and counters	100				
14	memory and programmable logic	100				
15	digital integrated circuits	100				
16	第二次平時考	100				
17	digital integrated circuits	100				
18	期末考	100	0	0	0	0