

98-1 大葉大學 選課版課綱

基本資訊			
課程名稱	數位信號處理架構設計	科目序號 / 代號	3058 / EDR5190
開課系所	電機工程學系博士班	學制 / 班級	研究所博士班1年1班
任課教師	陳木松	專兼任別	專任
必選修 / 學分數	選修 / 3	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(一)AB / H365 (三)A / H377	授課語言別	英文

課程簡介

Discuss how the digital signal processing algorithms can be applied to the design, implementation, and analysis of integrated circuits.

課程大綱

a

基本能力或先修課程

Linear Algebra, Probability theory, digital signal processing