

## 98-1 大葉大學 選課版課綱

### 基本資訊

課程名稱	數位實驗	科目序號 / 代號	1863 / IF12092
開課系所	資訊工程學系	學制 / 班級	大學日間部2年1班
任課教師	王欣平	專兼任別	專任
必選修 / 學分數	必修 / 1	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(二)234 / H707	授課語言別	中文

### 課程簡介

讓學生瞭解如何使用Silos軟體與Verilog硬體描述語言設計與模擬基礎數位系統。

### 課程大綱

Ch1: Verilog HDL 簡介  
Ch2: 數位系統設計簡介  
Ch3: 組合電路基本區塊介紹  
Ch4: 組合電路基本區塊 Verilog code描述  
Ch5: 序向電路介紹  
Ch6: 同步序向電路 Verilog code描述  
Ch7: 非同步序向電路 Verilog code描述  
Ch8: 數位系統設計實例介紹

### 基本能力或先修課程

修過數位電路與邏輯設計課程者為佳。