

98-1 大葉大學 完整版課綱

基本資訊

課程名稱	計算機系統結構	科目序號 / 代號	0523 / IFR5003
開課系所	資訊工程學系碩士班	學制 / 班級	研究所碩士班1年1班
任課教師	王欣平	專兼任別	專任
必選修 / 學分數	選修 / 3	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(三)234 / H708	授課語言別	中文

課程簡介

讓學生俱備高階計算機系統模擬，分析，設計能力，適當地英文論文閱讀與口頭報告的能力，培養學生獨立發掘、分析暨解決問題之能力，並且提升應用外語之能力。

課程大綱

Ch1 Introduction
Ch2 Fundamentals of Computer Design : Design guide lines and performance evaluation
Ch3 Instruction Set Principle and Example: Comparison of RISC and CISC architecture
Ch4 Pipelining: Pipeline desing
Ch5 Memory-Hierarchy Design: Cach types and design
Ch6 Storage System
Ch7 Interconnection Networks

基本能力或先修課程

計算機組織
組合語言

課程與系所基本素養及核心能力之關連

- 3.1 具備溝通與協調之能力。
- 3.2 具有團隊合作的能力。
- 4.1 具備專題策劃及專案執行之能力。
- 4.2 具備專案領導之技巧與時程管理之能力。
- 5.1 瞭解全球資訊研究及相關產業之發展現況與趨勢。
- 6.1 瞭解終身學習的重要性及具備自我學習之能力。

成績稽核

教科書(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
無參考教科書				

參考教材及專業期刊導讀(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
無參考教材及專業期刊導讀				

上課進度

週次	教學內容	分配時數(%)				
		講授	示範	習作	實驗	其他
1	Introduction	100	0	0	0	0
2	Introduction	100	0	0	0	0
3	Fundamentals of Computer Design	100	0	0	0	0
4	Fundamentals of Computer Design	100	0	0	0	0
5	Instruction Set Principle and Example	70	30	0	0	0
6	Instruction Set Principle and Example	100	0	0	0	0
7	Instruction Set Principle and Example	100	0	0	0	0
8	Pipelining	100	0	0	0	0
9	Pipelining	100	0	0	0	0
10	Pipelining	70	30	0	0	0
11	Memory-Hierarchy Design	100	0	0	0	0
12	Memory-Hierarchy Design	100	0	0	0	0
13	Memory-Hierarchy Design	100	0	0	0	0
14	Memory-Hierarchy Design	70	30	0	0	0
15	Storage System	100	0	0	0	0
16	Storage System	100	0	0	0	0
17	Interconnection Networks	100	0	0	0	0
18	Interconnection Networks	100	0	0	0	0