

97-2 大葉大學 完整版課綱

基本資訊

課程名稱	半導體製程整合	科目序號 / 代號	1289 / EGR5351
開課系所	電機工程學系碩士班	學制 / 班級	研究所碩士班1年1班
任課教師	蕭宏彬	專兼任別	專任
必選修 / 學分數	選修 / 3	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(五)ABC / H367	授課語言別	中文

課程簡介

無

課程大綱

基本能力或先修課程

無

課程與系所基本素養及核心能力之關連

- 1.1具有以下任一領域專業知識與能力:微電子與光電領域、系統與能源科技領域、電信領域。
- 2.1具有蒐集整理資料、辨識分析、規劃及解決問題能力。
- 2.2具有設計實驗、分析創新、獨立研究與實作能力。
- 3.1具有有效溝通，具備跨領域團隊合作及整合之能力。
- 3.2具有充分認知工程倫理重要性，認識時事議題、善盡社會責任。
- 4.1具有英語聽說讀寫與溝通能力。
- 4.2具有國際觀，培養終身學習。

成績稽核

教科書(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
----	----	----	-----	-----

無參考教科書

參考教材及專業期刊導讀(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
----	----	----	-----	-----

無參考教材及專業期刊導讀

上課進度		分配時數(%)				
週次	教學內容	講授	示範	習作	實驗	其他
1	積體電路概念介紹與矽晶圓基本特性	100				
2	矽晶圓製造與晶片(圓)清洗 & 熱製程	100				
3	微影技術-1	100				
4	微影技術-2	100				
5	電漿原理	100				
6	擴散與離子佈植技術	100				
7	蝕刻技術	100				
8	期中考試	67				33
9	薄膜沉積技術	100				
10	金屬化製程	100				
11	化學機械研磨技術	100				
12	製程整合 - 1	100				
13	製程整合 - 2	100				
14	CMOS製造流程	100				
15	先進元件製程-1	100				
16	先進元件製程-2	100				
17	畢業考試	0				100