

## 97-1 大葉大學 完整版課綱

### 基本資訊

課程名稱	離型晶片設計	科目序號 / 代號	1450 / EEI4243
開課系所	電機工程學系	學制 / 班級	大學日間部4年1班
任課教師	葉長茂	專兼任別	兼任
必選修 / 學分數	選修 / 3	畢業班 / 非畢業班	畢業班
上課時段 / 地點	(四)789 / H341	授課語言別	中文

### 課程簡介

無

### 課程大綱

### 基本能力或先修課程

無

### 課程與系所基本素養及核心能力之關連

- 1.1. 數理基礎知識與能力
- 1.2. 資訊科技基礎知識與能力
- 2.1. 電機工程專業知識與應用能力
- 3.1. 蒐集資料、模擬分析、設計實驗及解決問題之能力
- 3.2. 執行工程實務所需之技術及實作之能力
- 4.1. 電機專業英語之基本能力
- 4.2. 瞭解國內外電機相關產業的發展趨勢與脈動
- 4.3. 充分認知專業倫理之重要性，瞭解工程技術對環境、社會及全球的影響，善盡工程師之社會責任

### 成績稽核

### 教科書(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
無參考教科書				

### 參考教材及專業期刊導讀(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名

作者

譯者

出版社

出版年

無參考教材及專業期刊導讀

上課進度		分配時數(%)				
週次	教學內容	講授	示範	習作	實驗	其他
1	課程簡介	100				
2	modules and ports	70	20	10		
3	Gate level modeling	70	20	10		
4	Dataflow modeling	70	20	10		
5	delays calculate	70	20	10		
6	behavioral modeling	70	20	10		
7	timing controls	70	20	10		
8	conditional statements	70	20	10		
9	midterm examination	70	20	10		
10	tasks and function	70	20	10		
11	modelsim	70	20	10		
12	fpga	70	20	10		
13	procedural continuous assignments	70	20	10		
14	delay models	70	20	10		
15	timing checks	70	20	10		
16	dsp design	70	20	10		
17	swith-level modeling	70	20	10		
18	final examination	70	20	10		