

97-1 大葉大學 完整版課綱

基本資訊

課程名稱	數位系統設計實習	科目序號 / 代號	0635 / EEI3099
開課系所	電機工程學系	學制 / 班級	大學日間部2年1班
任課教師	程仲勝	專兼任別	專任
必選修 / 學分數	選修 / 1	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(二)34N / H729	授課語言別	中文

課程簡介

無

課程大綱

基本能力或先修課程

無

課程與系所基本素養及核心能力之關連

- 1.1. 數理基礎知識與能力
- 1.2. 資訊科技基礎知識與能力
- 2.1. 電機工程專業知識與應用能力
- 3.1. 蒐集資料、模擬分析、設計實驗及解決問題之能力
- 3.2. 執行工程實務所需之技術及實作之能力
- 4.1. 電機專業英語之基本能力
- 4.2. 瞭解國內外電機相關產業的發展趨勢與脈動
- 4.3. 充分認知專業倫理之重要性，瞭解工程技術對環境、社會及全球的影響，善盡工程師之社會責任

成績稽核

教科書(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
無參考教科書				

參考教材及專業期刊導讀(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名

作者

譯者

出版社

出版年

無參考教材及專業期刊導讀

上課進度		分配時數(%)				
週次	教學內容	講授	示範	習作	實驗	其他
1	Verilog HDL簡介	30	70			
2	數位系統設計簡介	30	40		30	
3	組合電路基本區塊介紹	30	40		30	
4	組合電路基本區塊Verilog code描述	30	40		30	
5	組合電路基本區塊Verilog code描述	20	10		70	
6	組合電路基本區塊Verilog code描述	10	10		80	
7	序向電路介紹	30	40		30	
8	序向電路介紹	20	10		70	
9	midterm					100
10	同步序向電路Verilog code描述	30	40		30	
11	同步序向電路Verilog code描述	20	10		70	
12	同步序向電路Verilog code描述	10	10		80	
13	非同步序向電路Verilog code描述	30	40		30	
14	非同步序向電路Verilog code描述	20	10		70	
15	非同步序向電路Verilog code描述	10	10		80	
16	數位系統設計實例介紹	20	30		50	
17	數位系統設計實例介紹	10	10		80	
18	final					100