

103-2 大葉大學 選課版課綱

基本資料

課程名稱	VLSI電腦輔助設計	科目序號/代號	2842 / EE13122
必選修/學分數	選修 /3	上課時段/地點	(四)234 / H371
授課語言別	中文	成績型態	數字
任課教師 / 專兼任別	陳慶順 / 專任	畢業班/非畢業班	
學制/系所/年班	大學日間部 / 電機工程學系 / 3年1班		

課程簡介與目標

本課程主要目的使同學瞭解CMOS VLSI概念並能熟悉使用IC設計工具，並使其具有初步IC設計能力。









課程大綱

UNIX 基本指令
CMOS VLSI 設計概念與 DESIGN FLOW
SCHEMATIC、SYMBOL
DESIGN RULE CHECK
I/O CIRCUIT 及PACKAGE
SPICE SIMULATION

基本能力或先修課程

數位電路與邏輯設計、電路學、電子學、半導體製程技術

課程與系所基本素養及核心能力之關連

-  1.1. 數理基礎知識與能力
-  1.2. 資訊科技基礎知識與能力
-  2.1. 電機工程專業知識與應用能力
-  3.1. 蒐集資料、模擬分析、設計實驗及解決問題之能力
-  3.2. 執行工程實務所需之技術及實作之能力
-  4.1. 電機專業英語之基本能力
-  4.2. 瞭解國內外電機相關產業的發展趨勢與脈動
-  4.3. 充分認知專業倫理之重要性，瞭解工程技術對環境、社會及全球的影響，善盡工程師之社會責任

