




103-2 大葉大學 選課版課綱

基本資料			
課程名稱	數位電路與邏輯設計	科目序號/代號	1870 / EEB1003
必選修/學分數	必修 /3	上課時段/地點	(二)CDE / H369
授課語言別	中文	成績型態	數字
任課教師 / 專兼任別	洪士賢 / 專任	畢業班/非畢業班	
學制/系所/年班	進修學士班 / 電機工程學系 / 1年1班		

課程簡介與目標
1.數位I.C.介紹 2.布林代數與數位電路 3.卡諾圖與數位電路之設計 4.組合邏輯電路設計 5.次序邏輯I.C.介紹

課程大綱
布林代數 卡諾圖 多階電路 組合電路 邏輯裝置 暫存器

基本能力或先修課程
邏輯代數

課程與系所基本素養及核心能力之關連
<ul style="list-style-type: none">  1.1具有數理基礎知識與能力  1.2.資訊科技基礎知識與能力  2.1.電機工程專業知識與應用能力 <ul style="list-style-type: none"> 3.1.蒐集資料、模擬分析、設計實驗及解決問題之能力 3.2.執行工程實務所需之技術及實作之能力 4.1.電機專業英語之基本能力 4.2.瞭解國內外電機相關產業的發展趨勢與脈動 4.3.充分認知專業倫理之重要性，瞭解工程技術對環境、社會及全球的影響，善盡工程師之社會責任

