

102-2 大葉大學 完整版課綱

基本資訊

課程名稱	電路學(二)	科目序號 / 代號	0877 / EEI2002
開課系所	電機工程學系	學制 / 班級	大學日間部2年1班
任課教師	黃登淵	專兼任別	專任
必選修 / 學分數	必修 / 3	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(一)78 / H303 (三)2 / H303	授課語言別	中文

課程簡介

電路學是描述電路的電壓,電流的分析方法.電路可分為電源,元件,結構的不同而有不同的分析法.以電源而言分為直流/交流,電壓源/電流源.元件有被動元件如電阻,電感,電容,主動元件如運算放大器.結構有串聯,並聯,Y接,Delta接等.量測單元有電壓,電流,電能,works,功率,功率.電路學(二)主要教導學生認識交流的基本資料,包含電路分析,功率計算與補償.

學習目標為學生能分析,設計相關電路.

課程大綱

電路學(2)以交流電為主,探討暫態及穩態的分析法.

- 1.元件,結構,變數
- 2.分析法
- 3.功率計算
- 4.三相分析

基本能力或先修課程

微積分,電路學(一)

課程與系所基本素養及核心能力之關連

- 1.1. 數理基礎知識與能力
- 1.2. 資訊科技基礎知識與能力
- 2.1. 電機工程專業知識與應用能力
- 3.1. 蒐集資料、模擬分析、設計實驗及解決問題之能力
- 3.2. 執行工程實務所需之技術及實作之能力
- 4.1. 電機專業英語之基本能力
- 4.2. 瞭解國內外電機相關產業的發展趨勢與脈動
- 4.3. 充分認知專業倫理之重要性,瞭解工程技術對環境、社會及全球的影響,善盡工程師之社會責任

教學計畫表

系所核心能力	權重(%) 【A】	檢核能力指標(績效指 標)	教學策略	評量方法及配分 權重	核心能力 學習成績 【B】	期末學習 成績 【C=B*A 】
1.1.數理基礎知識與能力	15%	1.1.1.能按時繳交作業。 1.1.2.能通過測驗。 1.1.3.能主動學習及提問。 。	講述法	小考: 20% 期中考: 20% 期末考: 20% 作業: 10% 課程參與度: 20% 上課筆記: 10%	加總: 100	15
1.2.資訊科技基礎知識與能力	15%	1.2.1.能按時繳交程式等 相關作業。 1.2.2.能通過測驗。 1.2.3.能主動學習及提問。 。	講述法	小考: 20% 期中考: 20% 期末考: 20% 作業: 10% 課程參與度: 20% 上課筆記: 10%	加總: 100	15
2.1.電機工程專業知識與應用能力	35%	2.1.1.能按時繳交作業。 2.1.2.能通過測驗。 2.1.3.能主動學習及提問。 。	講述法	小考: 20% 期中考: 20% 期末考: 20% 作業: 10% 課程參與度: 20% 上課筆記: 10%	加總: 100	35
3.1.蒐集資料、模擬分析、設計實驗及解決問題之能力	10%	3.1.1.能蒐集資料。 3.1.2.能使用模擬軟體。 3.1.3.能分析統計資料。 3.1.4.能解釋統計分析結果。 3.1.5.能設計實驗。 3.1.6.能解決實驗中所遇到的問題。	講述法	小考: 20% 期中考: 20% 期末考: 20% 作業: 10% 課程參與度: 20% 上課筆記: 10%	加總: 100	10
3.2.執行工程實務所需之技術及實作之能力	10%	3.2.1.能勇於表達。 3.2.2.能熟練使用軟體、 儀器、機台等。 3.2.3.能解決專業上的問題。	講述法	小考: 20% 期中考: 20% 期末考: 20% 作業: 10% 課程參與度: 20% 上課筆記: 10%	加總: 100	10
4.1.電機專業英語之基本能力	5%	4.1.1.能簡單地使用英文 提問與對話。 4.1.2.能寫出無文法與拼 音上錯誤的簡單英文句 子。	講述法	小考: 20% 期中考: 20% 期末考: 20% 作業: 10% 課程參與度: 20% 上課筆記: 10%	加總: 100	5

4.2.瞭解國內外電機相關產業的發展趨勢與脈動	5%	4.2.1.能上臺報告電機相關科技最新的發展概況。 4.2.2.能繳交一篇產業科技發展或相關專利的分析報告。	講述法	小考: 20% 期中考: 20% 期末考: 20% 作業: 10% 課程參與度: 20% 上課筆記: 10%	加總: 100	5
4.3.充分認知專業倫理之重要性，瞭解工程技術對環境、社會及全球的影響，善盡工程師之社會責任	5%	4.3.1.能尊重智慧財產權。 4.3.2.能關懷弱勢並尊重不同團體。 4.3.3.能瞭解工程技術對環境、社會及全球的影響。	講述法	小考: 20% 期中考: 20% 期末考: 20% 作業: 10% 課程參與度: 20% 上課筆記: 10%	加總: 100	5

成績稽核

小考: 20%
 期中考: 20%
 期末考: 20%
 課程參與度: 20%
 作業: 10%
 上課筆記: 10%

教科書(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
Basic engineering circuit analysis	J. D. Irwin and R. M. Nelms	陳進祥、朱弘仁、陳曦照	John Wiley & Sons	2011
Basic engineering circuit analysis	J. D. Irwin and R. M. Nelms	陳進祥、朱弘仁、陳曦照	John Wiley & Sons	2011

參考教材及專業期刊導讀(尊重智慧財產權，請用正版教科書，勿非法影印他人著作)

書名	作者	譯者	出版社	出版年
無參考教材及專業期刊導讀				

上課進度

週次	教學內容	分配時數(%)				
		講授	示範	習作	實驗	其他
1	Capacitors	70	30	0	0	0
2	Inductors	70	30	0	0	0
3	First-order circuits	70	30	0	0	0
4	Second-order circuits	70	30	0	0	0
5	Application Examples of first- and second-order circuits	70	30	0	0	0

6	Sinusoidal functions	70	30	0	0	0
7	Phasors	70	30	0	0	0
8	Impedance and Admittance	70	30	0	0	0
9	Midterm examination	30	0	0	0	70
10	Power calculation	70	30	0	0	0
11	Complex power	70	30	0	0	0
12	Power factor correction	70	30	0	0	0
13	Application examples	70	30	0	0	0
14	Three-phase circuits	70	30	0	0	0
15	Source load connections	70	30	0	0	0
16	Power factor correction	70	30	0	0	0
17	Application examples	70	30	0	0	0
18	Final examination	30	0	0	0	70
