

102-1 大葉大學 選課版課綱

基本資訊

課程名稱	數位邏輯技術與實驗	科目序號 / 代號	1971 / EEB2004
開課系所	電機工程學系	學制 / 班級	進修學士班2年1班
任課教師	蔡渙良	專兼任別	專任
必選修 / 學分數	必修 / 3	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(三)BCDE / H362	授課語言別	中文

課程簡介

本課程經由實驗實作量測,瞭解數位邏輯電路特性及量測方法

課程大綱

- 1.儀錶認識與使用、基本量測
- 2.基本邏輯閘實作
- 3.組合邏輯電路設計
- 4.二進位加法器與減法器
- 5.前視進位加法器與十進位加法器
- 6.數值比較器
- 7.解碼器與編碼器
- 8.七段顯示器
- 9.多工器與解多工器
- 10.正反器

基本能力或先修課程

數位邏輯