102-1 大葉大學 完整版課綱

| 基本資訊 | | | |
|-----------|--------------------------|------------|----------------|
| 課程名稱 | 電路學(一) | 科目序號 / 代號 | 1933 / EEI2001 |
| 開課系所 | 電機工程學系 | 學制/班級 | 大學日間部2年2班 |
| 任課教師 | 陳慶順 | 專兼任別 | 專任 |
| 必選修 / 學分數 | 必修 / 3 | 畢業班 / 非畢業班 | 非畢業班 |
| 上課時段 / 地點 | (一)56 / H228 (三)4 / H228 | 授課語言別 | 中文 |

課程簡介

電路學是描述電路的電壓,電流的分析方法.電路可分為電源,元件,結構的不同而有不同的分析法.以電源而言分為直流/交流,電壓源/電流源.元件有被動元件如電阻,電感,電容,主動元件如運算放大器.結構有串聯,並聯,Y接,Delta接等.量測單元有電壓,電流,電能,works,功率,功率.學習目標為學生能分析.設計相關電路.

課程大綱

- 1.元件及變數
- 2.電阻式電路
- 3.電容及電感電路
- 4.電路定理
- 5.電路分析
- 6.一及二階電路

基本能力或先修課程

線性代數及微積分

課程與系所基本素養及核心能力之關連

- 🌑 1.1.數理基礎知識與能力
- 🌑 1.2.資訊科技基礎知識與能力
- 🌑 2.1.電機工程專業知識與應用能力
- 🥑 3.1.蒐集資料、模擬分析、設計實驗及解決問題之能力
- 🌑 3.2.執行工程實務所需之技術及實作之能力
- 4.1.電機專業英語之基本能力
- 🏩 4.2.瞭解國內外電機相關產業的發展趨勢與脈動
- 4.3.充分認知專業倫理之重要性,瞭解工程技術對環境、社會及全球的影響,善盡工程師之社會 責任

| 教學計畫表 | 144 | | | | | |
|---------------|--------------|------------------|--------------|---------------|---------------------|----------------------|
| 系所核心能力 | 權重(%) 【A】 | 檢核能力指標(績效指 標) | 教學策略 | 評量方法及配分 權重 | 核心能力 學習成績 【B】 | 期末學習 成績 【C=B*A |
| | 15% | | | 期中考: 30% | 加總: 100 |] 15 |
| 識與能力 | 1070 | 1.1.2.能通過測驗。 | HHAL/A | 期末考: 30% | JH MUX. 100 | 10 |
| H-W> < 13C> 3 | | 1.1.3.能主動學習及提問 | | 課堂討論: 10% | | |
| | | 0 | | 課程參與度: 10% | | |
| | | | | 上課筆記: 20% | | |
| 1.2.資訊科技基 | 15% | 1.2.1.能按時繳交程式等 | | 期中考: 30% | 加總: 100 | 15 |
| 礎知識與能力 | | 相關作業。 | | 期末考: 30% | | |
| | | 1.2.2.能通過測驗。 | | 課堂討論: 10% | | |
| | | 1.2.3.能主動學習及提問 | | 課程參與度: 10% | | |
| | | 0 | | 上課筆記: 20% | | |
| 2.1.電機工程專 | 35% | 2.1.1.能按時繳交作業。 | 個案討論 | 期中考: 30% | 加總: 100 | 35 |
| 業知識與應用能 | | 2.1.2.能通過測驗。 | | 期末考: 30% | | |
| 力 | | 2.1.3.能主動學習及提問 | | 課堂討論: 10% | | |
| | | 0 | | 課程參與度: 10% | | |
| | | | | 上課筆記: 20% | | |
| 3.1. 蒐集資料、 | 10% | 3.1.1.能蒐集資料。 | 個案討論 | 期中考: 30% | 加總: 100 | 10 |
| 模擬分析、設計 | | 3.1.2.能使用模擬軟體。 | | 期末考: 30% | | |
| 實驗及解決問題 | | 3.1.3.能分析統計資料。 | | 課堂討論: 10% | | |
| 之能力 | | 3.1.4.能解釋統計分析結 | | 課程參與度: 10% | | |
| | | 果。 | | 上課筆記: 20% | | |
| | | 3.1.5.能設計實驗。 | | | | |
| | | 3.1.6.能解決實驗中所遇 | | | | |
| | | 到的問題。 | | | | |
| 3.2.執行工程實 | 5% | 3.2.1.能勇於表達。 | 個案討論 | 期中考: 30% | 加總: 100 | 5 |
| 務所需之技術及 | | 3.2.2.能熟練使用軟體、 | | 期末考: 30% | | |
| 實作之能力 | | 儀器、機台等。 | | 課堂討論: 10% | | |
| | | 3.2.3.能解決專業上的問 | | 課程參與度: 10% | | |
| | | 題。 | /m + 1 + 4 | 上課筆記: 20% | 1-n/- | |
| 4.1.電機專業英 | 10% | 4.1.1.能簡單地使用英文 | 個 条討論 | 期中考: 30% | 加總: 100 | 10 |
| 語之基本能力 | | 提問與對話。 | | 期末考: 30% | | |
| | | 4.1.2.能寫出無文法與拼 | | 課堂討論: 10% | | |
| | | 音上錯誤的簡單英文句 | | 課程參與度: 10% | | |
| | | 子。 | | 上課筆記: 20% | | |

| 4.2.瞭解國內外 | 5% | 4.2.1.能上臺報告電機相 | 個案討論 | 期中考: 30% | 加總: 100 | 5 |
|-----------|----|-------------------|------|------------|---------|---|
| 電機相關產業的 | | 關科技最新的發展概況 | | 期末考: 30% | | |
| 發展趨勢與脈動 | | 0 | | 課堂討論: 10% | | |
| | | 4.2.2.能繳交一篇產業科 | | 課程參與度: 10% | | |
| | | 技發展或相關專利的分 | | 上課筆記: 20% | | |
| | | 析報 告 。 | | | | |
| 4.3.充分認知專 | 5% | 4.3.1.能尊重智慧財產權 | 個案討論 | 期中考: 30% | 加總: 100 | 5 |
| 業倫理之重要性 | | 0 | | 期末考: 30% | | |
| , 瞭解工程技術 | | 4.3.2.能關懷弱勢並尊重 | | 課堂討論: 10% | | |
| 對環境、社會及 | | 不同團體。 | | 課程參與度: 10% | | |
| 全球的影響,善 | | 4.3.3.能瞭解工程技術對 | | 上課筆記: 20% | | |
| 盡工程師之社會 | | 環境、社會及全球的影 | | | | |
| 責任 | | 響。 | | | | |

成績稽核

期中考: 30% 期末考: 30% 上課筆記: 20% 課堂討論: 10% 課程參與度: 10%

| 教科書(尊重智慧財產權,請用正版教科書,勿非法影印他人著作) | | | | | | | |
|--------------------------------|----------------------|------|------|------|--|--|--|
| 書名 | 作者 | 譯者 | 出版社 | 出版年 | | | |
| Electric Circuits | James W. Nilsson and | 鄭光欽等 | 高立圖書 | 2012 | | | |
| | Susan A. Riedel | | | | | | |

| 參考教材及專業期刊導讀(尊重智慧財產權,請用正版教科書,勿非法影印他人著作) | | | | | | |
|--|----|----|-----|-----|--|--|
| 書名 | 作者 | 譯者 | 出版社 | 出版年 | | |
| 無參考教材及專業期刊導讀 | | | | | | |

| 上課進度 | | 分配時數(%) | | | | | |
|------|--|---------|----|----|----|----|--|
| 週次 | 教學內容 | 講授 | 示範 | 習作 | 實驗 | 其他 | |
| 1 | Circuit Variables & 智財權宣導(含告知學生應使用正版教科 | 100 | 0 | 0 | 0 | 0 | |
| | 書) | | | | | | |
| 2 | Circuit Variables | 100 | 0 | 0 | 0 | 0 | |
| 3 | Circuit Elements | 100 | 0 | 0 | 0 | 0 | |
| 4 | Circuit Elements | 100 | 0 | 0 | 0 | 0 | |
| 5 | Simple Resistive Circuits | 100 | 0 | 0 | 0 | 0 | |
| 6 | Simple Resistive Circuits | 100 | 0 | 0 | 0 | 0 | |
| 7 | Techniques of Circuit Analysis | 100 | 0 | 0 | 0 | 0 | |

| 8 | Techniques of Circuit Analysis | 100 | 0 | 0 | 0 | 0 |
|----|--|-----|---|---|---|---|
| 9 | 期中考 | 100 | 0 | 0 | 0 | 0 |
| 10 | The Operational Amplifier | 100 | 0 | 0 | 0 | 0 |
| 11 | The Operational Amplifier | 100 | 0 | 0 | 0 | 0 |
| 12 | The Operational Amplifier | 100 | 0 | 0 | 0 | 0 |
| 13 | Inductance, Capacitance, and Mutual Inductance | 100 | 0 | 0 | 0 | 0 |
| 14 | Inductance, Capacitance, and Mutual Inductance | 100 | 0 | 0 | 0 | 0 |
| 15 | Response of First-Order RL and RC Circuits | 100 | 0 | 0 | 0 | 0 |
| 16 | Response of First-Order RL and RC Circuits | 100 | 0 | 0 | 0 | 0 |
| 17 | Natural and Step Responses of RLC Circuits | 100 | 0 | 0 | 0 | 0 |
| 18 | Natural and Step Responses of RLC Circuits | 100 | 0 | 0 | 0 | 0 |