

101-2 大葉大學 選課版課綱

基本資訊

課程名稱	數位邏輯設計實務	科目序號 / 代號	1718 / IFI2031
開課系所	資訊工程學系	學制 / 班級	大學日間部2年3班
任課教師	林仁勇	專兼任別	專任
必選修 / 學分數	選修 / 3	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(一)567 / H705	授課語言別	中文

課程簡介

本課程主要以輔導同學通過數位邏輯設計丙級能力認證考試為主，在課程中教授兩項實務技能：1.利用MAX+plus II軟體設計組合及序項邏輯電路，並將電路燒錄至CPLD/FPGA實驗版中，以驗證電路之正確性來增進學生設計邏輯電路之實務經驗。2.教授學生焊接電路板之技巧，包刮SMD及THT元件之焊接。

課程大綱

- Ch1: MAX+plus II軟體介紹
- Ch2: CPLD/FPGA實驗版介紹
- Ch3: 組合電路數位系統設計與燒錄驗證
- Ch4: 序向電路數位系統介紹
- Ch5: 序向電路數位系統設計與燒錄驗證
- Ch6: 焊接實務
- Ch7: 數位邏輯設計丙級能力認證考試實例說明

基本能力或先修課程

修過數位邏輯設計及數位實驗(一)課程者為佳。