

100-2 大葉大學 選課版課綱

基本資訊

課程名稱	高速數位系統設計	科目序號 / 代號	1605 / EGR5284
開課系所	電機工程學系碩士班	學制 / 班級	研究所碩士班1年1班
任課教師	吳俊德	專兼任別	專任
必選修 / 學分數	選修 / 3	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(五)234 / H367	授課語言別	英文

課程簡介

1. 介紹數位電路和傳輸線理論
2. 非理想傳輸線效應及串音對於訊號完整度之影響
3. 貫孔接腳，連接器與封裝對訊號完整度之影響
4. 非理想的迴流與共同觸發雜訊對於電源完整性之影響

課程大綱

1. 高速連接器的設計
2. 理想傳輸線的基本理論
3. 串音
4. 非理想連接器的問題
5. 連接器、封裝與貫孔接腳
6. 非理想迴流效應、共同觸發雜訊與電源供應

基本能力或先修課程

電磁學