

100-2 大葉大學 選課版課綱

基本資訊

課程名稱	數位電路與邏輯設計	科目序號 / 代號	0633 / EEI2011
開課系所	電機工程學系	學制 / 班級	大學日間部1年2班
任課教師	李立民	專兼任別	專任
必選修 / 學分數	必修 / 3	畢業班 / 非畢業班	非畢業班
上課時段 / 地點	(三)2 / H303 (四)34 / H303	授課語言別	中文

課程簡介

- 1.數位I.C.介紹
- 2.布林代數與數位電路
- 3.卡諾圖與數位電路之設計
- 4.組合邏輯電路設計
- 5.次序邏輯I.C.介紹

課程大綱

布林代數
卡諾圖
多階電路
組合電路
邏輯裝置
暫存器

基本能力或先修課程

邏輯代數